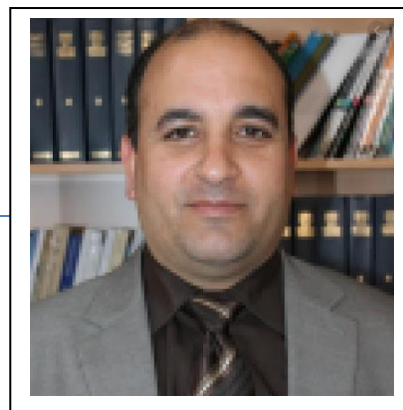


CURRICULUM VITAE



Informations générales :

Prénom : Ahmed

Nom : FAKHFAKH

Date de Naissance : 04/11/1972

Lieu de naissance : Sfax

Situation familiale : Marié

Adresse : Ecole Nationale d'Electronique et des Télécommunications de Sfax, Technopole de Sfax, Département d'Electronique, BP. 1163, 3038 Sfax.

Téléphone : Bureau : 74 683500, Domicile : 74 631210, Mobile : + 216 97 637 477

Email : ahmed.fakhfakh@enetcom.usf.tn ; a_fakhfakh@yahoo.com

Site web :

Scolarité & Diplômes :

Institution [date début – date fin]	Diplômes obtenus
ENIS, Sfax, Mars 2009	Diplôme d'Habilitation à Diriger les Recherches en Génie Electrique
Laboratoire IXL, Bordeaux, France, Janvier 2002	Diplôme de Thèse Doctorat en Electronique
Laboratoire IXL, Bordeaux, France, Juillet 1998	Diplôme des Etudes Approfondies, option Electronique
ENIS, Sfax, Juin 1997	Diplôme d'Ingénieur principal en Génie Electrique
Lycée pilote Habib Bourguiba, Tunis, Juin 1991	Baccalauréat Mathématiques

Spécialités :

- Génie Electrique
- Electronique

Activités de recherche :

- Membre du Conseil de l'Ecole Doctorale Sciences et Technologies de l'ENIS, Sfax.
- Membre de la Commission de Thèses Doctorat et d'Habilitations Universitaires en Génie Electrique à l'ENIS.
- Président de la Commission du Mastère de recherche en Science et Technologie de l'information et de la Communication (STIC) à l'ENET'Com.
- Membre du Conseil du Laboratoire des Technologies des Systèmes Smart (LT2S) au Centre de Recherche en Numérique de Sfax (CRNS).
- Membre du conseil scientifique du Centre de Recherche en Numérique de Sfax.
- Coordinateur du projet 'Smart Grid' au Centre de Recherche en Numérique de Sfax., depuis novembre 2014.
- Membre du jury de recrutement dans le grade de Maître de Conférences en Electronique Microélectronique (2016-2017).

➤ Encadrements

- Encadrement et Co-encadrement à l'école doctorale 'Sciences et Technologies' de l'Université de Sfax de 17 thèses doctorat et 18 mastères de recherche.
- Encadrement à l'ENET'Com d'une dizaine de mastères professionnels.

➤ Membre du projet Tempus e-Science

- Membre du projet Tempus eScience 'RéSeau maghrébin de laboratoires à distance' qui regroupe 17 partenaires de 7 pays différents (France, Grèce, Autriche, Roumanie, Maroc, Algérie et Tunisie). Le projet vise à créer un réseau efficace de laboratoires à distance au Maghreb associé à la modernisation de l'enseignement supérieur en sciences technologiques. (<http://www.esience.org>).

➤ Publications les plus récentes

- SALHI, F. GHOZZI, A. FAKHFAKH, *Scheduling Tasks in MPSoC System for Motion Estimation in H26x Video Codec*, International Journal of Science and Engineering Investigations, vol. 7, issue 74, April 2018, ISSN: 2251-8843.
- I. CHAOUR, A. FAKHFAKH, O. KANOUN, *Patch Antenna Array for RF Energy Harvesting Systems in 2.4 GHz WLAN Frequency Band*, 15th International Multi-Conference on Systems, Signals and Devices, IEEE SSD18, Mars 2018, Hammamet, Tunisia.

- A. SALHI, F. GHOZZI, A. FAKHFAKH, *Toward a Methodology for Object Tracking System in computer Vision*, 18th International Conference on Sciences and Techniques of Automatic Control and Computer Engineering (STA), Sousse 21-23 Dec. 2017.
- I. CHAOUR, O. KANOUN, A. FAKHFAKH; *High Efficiency RF-DC Converter Circuit for Low Power RF Energy Harvesting*, Journal of Transactions on Microwave Theory and Techniques, 2017
- M. Ben BELGACEM, B. GASSARA, A. FAKHFAKH, *New approach and layers designs of sharing energy system for interconnected microgrid*, 18th International Conference on Sciences and Techniques of Automatic Control and Computer Engineering (STA), Sousse 21-23 Dec. 2017.
- I. CHAOUR, S. BDIRI, A. FAKHFAKH and O. KANOUN, *Modified Rectifier Circuit for High Efficiency and Low Power RF Energy Harvester*, SSD16, Mars 2016, Leipzig, Allemagne.
- I. CHAOUR, O. KANOUN, A. FAKHFAKH and C. VIEHWEGER, *High Efficiency RF-DC Converter Circuit for Low Power RF Energy Harvesting*, ISMOT, 2015.
- I. CHAOUR, O. KANOUN and A. FAKHFAKH, *Low RF Power Harvesting Circuit for Wireless Sensor Nodes in Industrial Plants*, IMEKO, 2014.
- A. FAKHFAKH, *Contribution à la modélisation comportementale des circuits RF, description VHDL-AMS*, Editions Universitaires Européennes, ISBN 978-613-1-55825-2, 2011.
- K. JABER, C. ABDELMOULA, A. FAKHFAKH and R. NEJI, " *Intelligent Mobile Robot using Simplorer Simulator* "; International Journal of Computer Applications Volume 89– No.1, pp. 0975-8887, Mars 2014.
- S. SAHNOUN, A. FAKHFAKH, N. MASMOUDI and H. LEVI, " *Development of a simulation platform for the optimization of Fractional-N Phase-Locked Loops for Wireless Applications* ", Coimbatore Institute of Information Technology International Journal of Networking and Communication Engineering, CiitIJNCE (IF 0.569), Février 2012.
- S. SAHNOUN, A. FAKHFAKH, N. MASMOUDI and H. LEVI, " *Fractional Spur Rejection and Area-Power Consumption Trade-off in $\Sigma\Delta$ Fractional-N PLL Design for Wireless Applications VHDL-AMS modelling and Optimization of a Fractional-N Synthesizer with experiment Designs* ", Electrical and Electronic Engineering, 2(5): 316-328, 2012.

- T. CHTIWI, D. BEN ISSA, A. FAKHFAKH, and M. SAMET, “*Design and Optimization via Graphical Optimization Method of an Injection-Locked Frequency Divider in 0.35 μm Process*”, CiiT International Journal of Networking and Communication Engineering, Vol 3, No 15, pp. 988-994, December 2011.
- K. JABER, A. FAKHFAKH and R. NEJI, “*Modeling and Simulation of High-Performance Electrical Vehicle Powertrains in VHDL-AMS*”, Chapter INTECH, 2011.

Expériences professionnelles :

- **Directeur** de l’Ecole Nationale d’Electronique et des Télécommunications de Sfax (ENET’Com, ancien ISECS), 2011-2014.
- **Directeur par intérim** de l’Institut Supérieur d’Electronique et de Communication de Sfax (ISECS), mars-juillet 2011.
- **Directeur des études et des stages** à l’ISECS, 2009-2011.
- **Directeur du Département d’Electronique** à l’ISECS, 2005-2008.
- **Professeur** au Département d’Electronique à l’ENET’Com, depuis janvier 2015.
- **Maître de Conférences** au Département d’Electronique à l’ENET’Com, 2009-2015.
- **Maître Assistant** au Département d’Electronique à l’ENET’Com, 2002-2009.

Autres :

➤ Coopérations internationales

- Le Laboratoire de l’Intégration du Matériau au Système (IMS), Bordeaux, France (2 thèses en co-encadrement).
- Le Laboratoire Vidéo, Signal, Image, traitement Optique et Numérique (VISION) à l’ISEN Yncréa Ouest, France (2 thèses en co-encadrement).
- Le laboratoire CNRS-PHASE, Strasbourg, France (thèse en co-encadrement).
- Le Laboratoire d’informatique de Paris 6 (LIP6), Université Pierre et Marie Curie, département SoC (Systèmes sur Puce), France (thèse en co-encadrement).
- Chemnitz University of Technology - Allemagne (thèse en cotutelle).
- Le Laboratoire Computer Vision and Robotics Group, Université de Girona, Espagne (thèse en cotutelle).